

ОГЛАВЛЕНИЕ

Введение	3
1. Универсальный МП I8086	5
1.1. Структура МП I8086	5
1.2. Организация памяти	6
1.3. Программная модель МП I8086	9
1.4. Формат команды МП и режимы адресации	12
2. Программирование МП I8086	16
2.1. Структура ассемблерной программы	17
2.2. Формат команды ассемблера	17
2.3. Команды передачи данных	21
2.4. Команды ввода/вывода	22
2.5. Арифметические команды	23
2.6. Логические команды	25
2.7. Команды передачи управления	28
2.8. Команды сдвига	32
2.9. Цепочные команды	36
2.10. Процедуры	38
2.11. Директивы ассемблера	42
2.12. Макрокоманды	45
2.13. Директивы макроассемблера	47
2.14. Библиотека макроопределений MACRO.LIB	51
2.15. Прерывания	53
2.16. Команда прерывания INT	54
Библиографический список	57
Приложение. Команды МП I8086	58

Лосев Сергей Александрович

Построение систем управления на базе универсальных процессоров

Редактор *Г.М. Звягина*

Корректор *Л.А. Петрова*

Компьютерная верстка: *Н.А. Андреева*

Подписано в печать 18.03.2020. Формат 60×84/16. Бумага документная.

Печать трафаретная. Усл. печ. л. 3,5. Тираж 100 экз. Заказ № 44

Балтийский государственный технический университет

Типография БГТУ

190005, С.-Петербург, 1-я Красноармейская ул., д. 1